



EDITAL Nº 12 DE 24 DE MARÇO DE 2015
PROCESSO SELETIVO SIMPLIFICADO PARA CONTRATAÇÃO POR TEMPO
DETERMINADO

Matérias/Disciplinas: Sistemas de Computação; Circuitos Digitais; Sistemas Digitais; Arquiteturas e Organização de Computadores.

INSCRIÇÕES HOMOLOGADAS

1. 23116.003052/2015-21 – JUSOAN LANG MÓR
2. 23116.003061/2015-11 – CRISTIANO RAFAEL STEFFENS
3. 23116.003066/2015-44 – LUISA RODRIGUES CORNETET
4. 23116.003072/2015-00 – RAFAEL BUDIM SCHVITZ
5. 23116.003086/2015-15 – RENATO SOUZA DE SOUZA

PONTOS DA PROVA DIDÁTICA

1. Álgebra booleana e simplificação lógica;
2. Circuitos combinacionais: ULA, codificadores e decodificadores, multiplexadores e demultiplexadores;
3. Circuitos sequenciais: Latches, flip-flops, temporizadores, contadores e máquinas de estados finitos;
4. Hierarquia de memórias;
5. Arquiteturas RISC e CISC;
6. Paralelismo: Nível de instruções, nível de dados e nível de threads;
7. Taxonomia de Flynn: SISD, SIMD, MISD e MIMD.

BIBLIOGRAFIA RECOMENDADA

1. Andrew S. Tanenbaum, Todd Austin. Structured Computer Organization, Sixth Edition. Prentice Hall. 2012.
2. David A. Patterson, John L. Hennessy. Computer Organization and Design: The Hardware/Software Interface, Fourth Edition. Morgan Kaufmann. 2009.
3. John L. Hennessy, David A. Patterson. Computer Architecture: A Quantitative Approach, Fifth Edition. Morgan Kaufmann. 2012.
4. Thomas L. Floyd. Sistemas Digitais: Fundamentos e aplicações, Nona Edição, Bookman. 2007

SORTEIO DO PONTO: 14/04/2015 às 11h30min – Auditório do Centro de Ciências Computacionais, Campus Carreiros.

REALIZAÇÃO DA PROVA DIDÁTICA: 15/04/2015 a partir das 13h30min – Auditório do Centro de Ciências Computacionais, Campus Carreiros.

Rio Grande, 08 de abril de 2015.

Prof. Dr. Vagner Santos da Rosa
Presidente da Comissão Examinadora

Prof. Dr. Vitor Irigon Gervini
Membro da Comissão Examinadora

Prof. Me. Pedro de Botelho Marcos
Membro da Comissão Examinadora