



EDITAL Nº 12 DE 24 DE MARÇO DE 2015
PROCESSO SELETIVO SIMPLIFICADO PARA CONTRATAÇÃO POR TEMPO
DETERMINADO

Matérias/Disciplinas: Sistemas de Computação; Circuitos Digitais; Sistemas Digitais; Arquiteturas e Organização de Computadores.

PONTOS SORTEADOS PARA PROVA DIDÁTICA

CANDIDATO	PONTO SORTEADO
1 JUSOAN LANG MÓR	Arquiteturas RISC e CISC
2 CRISTIANO RAFAEL STEFFENS	Circuitos combinacionais: ULA, codificadores e decodificadores, multiplexadores e demultiplexadores
3 LUISA RODRIGUES CORNETET	Paralelismo: Nível de instruções, nível de dados e nível de threads
4 RAFAEL BUDIM SCHVITZ	Hierarquia de memórias
5 RENATO SOUZA DE SOUZA	Circuitos combinacionais: ULA, codificadores e decodificadores, multiplexadores e demultiplexadores

ALETERAÇÃO NO LOCAL DE REALIZAÇÃO DA PROVA DIDÁTICA: 15/04/2015 a partir das 13h30min – Sala 3208, prédio 3, Campus Carreiros.

Rio Grande, 14 de abril de 2015.

Prof. Dr. Vagner Santos da Rosa
Presidente da Comissão Examinadora

Prof. Dr. Vítor Irigon Gervini
Membro da Comissão Examinadora

Prof. Me. Pedro de Botelho Marcos
Membro da Comissão Examinadora